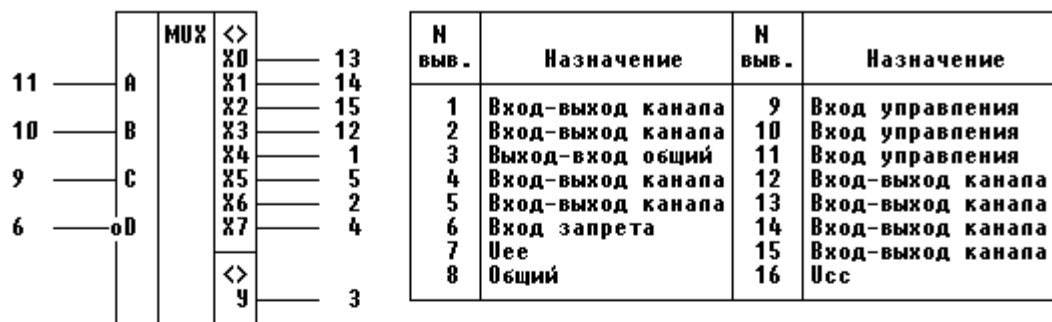


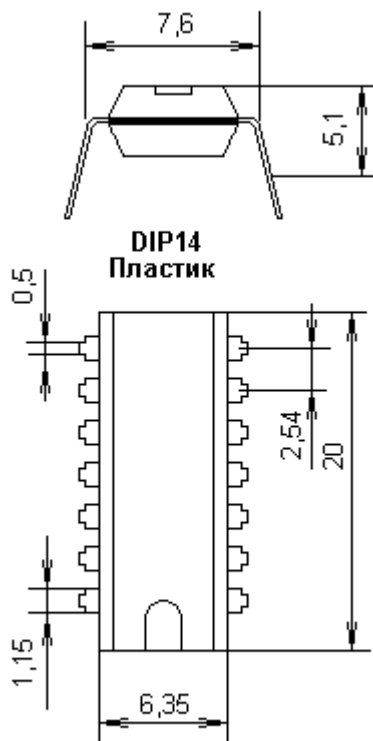
Восьмиканальный мультиплексор*Таблица истинности*

Логические уровни входных сигналов				Открытые каналы
D	C	B	A	
0	0	0	0	YX0
0	0	0	1	YX1
0	0	1	0	YX2
0	0	1	1	YX3
0	1	0	0	YX4
0	1	0	1	YX5
0	1	1	0	YX6
0	1	1	1	YX7
1	X	X	X	Все закрыты

Микросхема представляет собой восьмиканальный мультиплексор, предназначенный для переключения цифровых и аналоговых сигналов.

Функциональная схема состоит из дешифратора и 8 ключей. Управление ключами осуществляется трехразрядным двоичным кодом, подаваемым на входы управления 9-11.

В мультиплексоре использована модифицированная схема ключа, благодаря которой сопротивление открытого канала имеет малую зависимость от изменения входного сигнала в диапазоне коммутируемых напряжений, лежащих в диапазоне между значениями напряжений питания на входах 7 и 16 (разность значений этих напряжений д. б. <15В).



Тип микросхемы	K561КП2
Фирма производитель	СНГ
Функциональное назначение	4 коммутатора (аналого-цифровых)
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	Xn-X
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<5
TrHL max, нс при Vdd=5В	10
TrLH max, нс при Vdd=5В	25
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<10
TrHL max, нс при Vdd=10В	6
TrLH max, нс при Vdd=10В	10
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<20
TrHL max, нс при Vdd=15В	4
TrLH max, нс при Vdd=15В	6
Корпус	14DIP